



Détecteurs de surverse CSC : fonctionnalités et registres Modbus

Détecteur de surverse CSC V3 TOR & Modbus



Sorties	3x contacts drain ouvert 1x interrupteur d'alimentation Interface Modbus
Configurable	Oui (configurable par Modbus)
Câble	10m
Connecteur	M12 – 8 points
Dimensions	90x90x32mm
Étanchéité	IP68
Température de fonctionnement	-40...+80°C
Alimentation : Interne ou externe	Batterie : 3,6V (durée de vie de 8 ans minimum) 3,6...16V
Compatibilités	LNU06V3/LNU10V3/LOG04V3/LOG10V3
Poids CSCV3-110	790g

Fonctionnalités

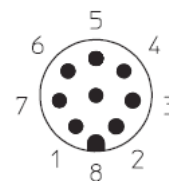
N° Pin	1	2	3	4	5	6	7	8
Couleur	Blanc	Marron	Vert	Jaune	Gris	Rose	Bleu	Rouge
Signal	V+	GND	SW	MB-H	MB-L	OD1	OD2	OD3

- | | |
|---|--------------------------------------|
| 1 : Alimentation externe optionnelle | +3,6...16V |
| 2 : Masse | GND |
| 3 : Sortie interrupteur d'alimentation (16V 1A) | Désactivé par défaut |
| 4 : Modbus RTU RS485 A | |
| 5 : Modbus RTU RS485 B | |
| 6 : Sortie drain ouvert (30V 2A) | État surverse NO par défaut |
| 7 : Sortie drain ouvert (30V 2A) | État surverse NF par défaut |
| 8 : Sortie drain ouvert (30V 2A) | Mode pulse toutes les 60s par défaut |

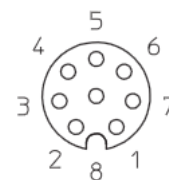
Exemples d'application :

Connexion automate / Connexion débitmètre /
Préleveur automatique d'eau / Contrôleurs de relais /
Déclencheur de pompes / Temps de surverse /
Valeurs capacitives

Mâle



Femelle



Options de sorties possibles (configurables pour chaque sortie) :

- NO ou NF mode sur l'état de surverse
- NO ou NF mode sur l'état de l'alimentation
- Génération de pulses proportionnels à la durée en surverse
- Temporisation avant activation de la sortie
- Temporisation de l'activation de la sortie

Protocole Modbus RS485 / Mode RTU / 9600 Baud par défaut / 8 bits de données / Sans parité / 1 bit d'arrêt
CSC esclave Id : 1 par défaut - CSC Révision : 7 (03.06.2014)

Numéro Registre		Nom	Type de Données	Unités de Mesure	Plage de valeurs	Valeurs par défaut	Lecture ou Écriture	Description
D	8192	Reboot	entier	/	0 à 65535	/	L	Compteur de redémarrages
	8193	PowerSupply	entier	mV	0 à 16000	/	L	Tension d'alimentation
	8194	Temperature	entier	°C	-40°C à 80°C	/	L	Température
	8195	CapExt	entier	/	0 à 1023	/	L	Valeur capacitive à l'intérieur du détecteur
	8196	CapInt	entier	/	0 à 1023	/	L	Valeur capacitive à l'extérieur du détecteur (au niveau de la zone de détection)
O	8197	CapDiff	entier	%CapDiffRange*	0 à 100	/	L	Différence (CapInt - CapExt) ramenée en pourcentage de CapDiffRange
N	8198	CapDiffAvg	entier	%CapDiffRange	0 à 100	/	L	Index capacitif : moyenne de "AvgSize" points de CapDiff
N	8199	OnStatus	entier	/	0 ou 1	/	L	Etat de surverse : 0 = pas de surverse, 1 = surverse
E	8200	OVCnt	entier	/	0 à 65535	/	L/E	Compteur de surverses
S	8201	PulseCnt	entier	/	0 à 65535	/	L/E	Compteur de pulses
	8202	PulseCycle	entier	multiple De CapCycle	0 à 65535	/	L	Durée en surverse depuis le dernier pulse (Lorsqu'elle atteint PulseCycle reg. 4113, un pulse sera généré)
	8203	PulseTempo	entier		0 à 65535	/	L	Décompte de la durée du pulse (cf reg. 4112)
	8204	OVTempo	entier		0 à 65535	/	L	Décompte de la temporisation de surverse (cf reg. 4114)
	8205	OverLength	entier		0 à 65535	/	L	Durée de la surverse courante
C	4096	MbSpeed	entier	/	0 à 7	4	L/E	Vitesse de communication Modbus (en bps) 0 : 600 / 1 : 1200 / 2 : 2400 / 3 : 4800 / 4 : 9600 / 5 : 19200 / 6 : 38400 / 7 : 57600
	4097	MbAddr	entier	/	1 à 247	1	L/E	ID esclave Modbus du CSC
	4098	MbTimer	entier	millisecondes	0 ou 500 à 60000	1000	L/E	Mode veille du modbus après MbTimer d'inactivité
	4099	CapCycle	entier	millisecondes	0 à 15000	1000	L/E	Cycle de mesure capacitive
	4100	AvgSize	entier	/	1 à 300	10	L/E	Nombre de points pour la moyenne de CapDiff (résultat dans CapDiffAvg)
	4101	CapDiffMode	champ de bits	/	0 à 7	3 (Auto-Min + Auto-Max)	L/E	0x0001 : Auto-Min / 0x0002 : Auto-Max / 0x0004 : Veille
	4102	CapDiffLimitMin	entier	/	-1023 à 1023	Réglage usine	L	Limite minimum pour CapDiffRangeMin
	4103	CapDiffLimitMax	entier	/	-1023 à 1023	Réglage usine	L	Limite maximum pour CapDiffRangeMax
	4104	CapDiffRangeMin	entier	/	-1023 à 1023	/	L/E	Valeur minimale brute* de CapDiff dans l'application (bornée par CapDiffRangeMin)
	4105	CapDiffRangeMax	entier	/	-1023 à 1023	/	L/E	Valeur maximale brute* de CapDiff dans l'application (bornée par CapDiffRangeMax)
	4106	CapDiffTh	entier	%	0 à 100	80	L/E	Seuil de déclenchement de surverse (CapDiffAvg > CapDiffTh * CapDiffRange)
	4107	CapDiffHyst	entier	%	0 à 100	5	L/E	Hystérésis de déclenchement de surverse
O	4108	OutputMode OD1	champ de bits	/	Polarité 0 ou 1	2 (Pulse / NO) 1 (OV && PG / NO) 257 (OV && PG / NF) 257 (OV && PG / NF)	L/E	Polarité (1 bit) 0 : Normal (NO) / 1 : Inversé (NF)
	4109	OutputMode OD2	champ de bits	/				0 : Reset / 1 : OV && PG / 2 : Pulse / 3 : Temporisation / 4 : durée / 5 : OV / 6 : PG
	4110	OutputMode OD3	champ de bits	/				Durée d'un pulse (fonction pulse)
	4111	OutputMode SW	champ de bits	/				Période entre 2 pulses (fonction pulse)
	4112	PulseWidth	entier	multiple De CapCycle	0 à 65535	1	L/E	Temporisation de surverse avant activation de la sortie (fonction temporisation)
	4113	PulseCycle	entier		0 à 65535	60	L/E	Durée minimale de l'activation de la sortie (fonction temporisation)
	4114	OVTempo	entier		0 à 65535	120	L/E	
	4115	OVLength	entier		0 à 65535	3600	L/E	
	0	SN[0]	hexa	/	/	0x494A	L	Numéro de série du détecteur
	1	SN[1]	hexa	/	/	0x3D4D	L	
I	2	SN[2]	hexa	/	/	Réglage usine	L	
D	3	SN[3]	hexa	/	/	Réglage usine	L	Version logiciel et révision
	4	Version[0]	hexa	/	/	Réglage usine	L	
	5	Version[1]	hexa	/	/	Réglage usine	L	

*CapDiffRange = [CapDiffRangeMin ; CapDiffRangeMax]
CapDiff brut = CapInt - CapExt

Note :